

Raspored laboratorijskih vježbi iz "Elektrotehnike i elektronike - Z"

Laboratorijske vježbe iz kolegija "Elektrotehnika i elektronika - Z" održat će se u Laboratoriju za Elektrotehniku (prostorija A-311/2, sjeverna zgrada FSB-a) prema sljedećem rasporedu:

TERMIN	DATUM			
	Vježba 1	Vježba 2	Vježba 3	Vježba 4
Srijeda, 14:00 – 15:00	12. 10. 2011.	26. 10. 2011.	16. 11. 2011.	07. 12. 2011.

Vježbe počinju točno u naznačeno vrijeme.

NAPOMENA: Na vježbe je potrebno donijeti "VJEŽBE IZ ELEKTROTEHNIKE, ELEKTRONIKE I ELEKTRIČNIH STROJEVA" (skriptarnica). Ukoliko za danu vježbu postoje pripremni zadaci **obavezno** ih je **riješiti** prije dolaska na vježbu.

- **Vježba 1:** Nabijanje kondenzatora i istosmjerni strujni krug
- **Vježba 2:** Mjerenje otpora i izmjenični strujni krug
- **Vježba 3:** Poluvodička dioda kao ispravljač i bipolarni tranzistor
- **Vježba 4:** Fazno upravljanje snagom trošila primjenom TRIAC-a i integrirani logički sklopovi.

U Zagrebu, 04. 10. 2011.