

Zagreb, 30. 11. 2015.

OBAVIJEST O ODRŽAVANJU 1. LABORATORIJSKE VJEŽBE IZ GRUPE PREDMETA
“MIKROPROCESORSKO UPRAVLJANJE”

(Mikroprocesorsko upravljanje, Mikrokontroleri u proizvodnji, Razvoj i primjena mikrokontrolera)

Prva laboratorijska vježba „Relejno upravljanje primjenom PLC-a“ održat će se u utorak 11. 12. 2015. u Laboratoriju za elektrotehniku (A-312, sjeverna zgrada FSB-a) prema sljedećem rasporedu studenata:

8:15 - 9:15

Filipović, Ivan
Štivić, Ivan
Bambir, Krunoslav
Baričević, Jakov
Bolkovac, Josip
Bonačić, Kresimir
Bosnar, Mario
Breški, Mario
Brkić, Antonio
Buzjak, Domagoj
Chiabov, Antonija
Cvok, Ivan
Čarapina, Matej
Čulina, Jerko
Dobrilović, Domagoj

9:15 - 10:15

Fanjek, Ivan
Ferenčak, Marko
Frkonja, Dina
Gredelj, Matea
Ivanković, Margita
Jović, Josip
Kantolić, Dario
Kotarski, Martin
Leljak, Vlatko
Marković, Lucija
Matezović, Mislav
Matijašić, Matija
Miletić, Marin
Mustać, Jurica
Nastav, Eva

10:15 - 11:15

Oković, Petra
Paradžik, Ivan
Pečanić, Matko
Peter, Kristijan
Popčević, Josip
Pranjić, Marko
Premec, Antun
Selak, Hrvoje
Skutari, Matko
Staroveški, Mario
Toplak, Mario
Topolnjak, Jan
Tubić, Helena
Žgela, Dalibor

Napomene:

- Vježbe se održavaju točno prema navedenom rasporedu.
- Na vježbu je potrebno donijeti **Predloške za laboratorijske vježbe iz Mikroprocesorskog upravljanja** u tiskanom ili elektroničkom obliku.

Doc. dr. sc. Danijel Pavković