

Zagreb, 10. 12. 2018.

OBAVIJEST O ODRŽAVANJU 1. LABORATORIJSKE VJEŽBE IZ PREDMETA
“MIKROPROCESORSKO UPRAVLJANJE”

Prva laboratorijska vježba „Relejno upravljanje primjenom PLC-a“ održat će se u petak 14. 12. 2018. u Laboratoriju za elektrotehniku (A-312, sjeverna zgrada FSB-a) prema sljedećem rasporedu studenata:

8:15 - 9:15

Vlahović, Stjepan
Miković, Matija
Šimunec, Domagoj
Juređić, Domagoj
Čutura, Marko
Lacković, Alen
Janković, Tin
Draganić, Mislav
Znidarec, Vjekoslav
Genc, Jurica
Posel, Filip
Pirović, Cvita
Ćavar, Branimir
Cepernić, Marijo
Piškorić, Ivan
Bosnić, Ivan
Pavelić, Marko

9:15 - 10:15

Matković, Tomislav
Majnarić, Luka
Radić, Ivan
Herceg-Rupec, Matija
Rašperić, Borna
Bencek, Martin
Antolić, Zdravko
Pongrac, Patrik
Drašković, Tomislav
Matišić, Marko
Vardić, Petar Krešimir
Tvrz, Lovro
Klepo, David
Keretić, Damian
Parčina, Ana
Bakula, Slaven
Mikulec, Mihael

Napomene:

- Vježbe se održavaju točno prema navedenom rasporedu.
- Na vježbu je potrebno donijeti **Predloške za laboratorijske vježbe iz Mikroprocesorskog upravljanja** u tiskanom ili elektroničkom obliku.
- **Studenti koji su izostavljeni s popisa trebaju se javiti u jednu od navedenih grupa uz dogovor s asistentom/nastavnikom na vježbi.**

Izv. prof. dr. sc. Danijel Pavković